

SoC 向けデジタル回路 設計入門 (VHDL・Intel®編)



マスコットキャラクター チリン®

日時 平成31年3月8日(金) 10:00~17:00

場所

地方独立行政法人東京都立産業技術研究センター(本部)

東京都江東区青海 2-4-10

●ゆりかもめ「テレコムセンター」駅前

●りんかい線「東京テレポート」駅下車 徒歩 15分 [朝夕無料送迎バスあり 3分]

都営バス海01 テレコムセンター駅前下車

受講料 4,600円

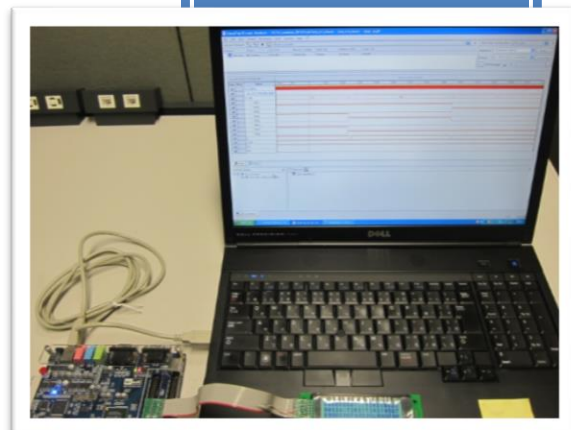
定員
4名

『FPGA SoC 開発』『デジタル回路設計』の初心者の方へ

近年、FPGA に様々な機能や回路が集積され、1つのチップでシステムを構成する SoC*が多数開発されています。FPGA は、ユーザーが論理回路を自由に構成できる IC です。FPGA を用いることによって、専用 IC の作成や、過去の回路設計資産の再利用が容易になり、変化の激しいデジタル機器開発で必須のものとなっています。

本講習では、FPGA のデジタル回路設計に用いられるハードウェア記述言語と FPGA へのデジタル回路実装手法を学習し、主要な記述言語の一つである VHDL の基礎について講義を行います。また、Intel®社の FPGA と開発環境 Quartus® Prime を教材として、簡単な論理回路の作成を実習形式で行います。研修の受講対象者は論理回路設計の初学者や FPGA を使った SoC 開発の初心者をご想定しています。この講習により、SoC 開発のための VHDL を用いたデジタル回路設計の基礎を習得できます。

※ SoC : System On a Chip の略語



講座内容・スケジュール

	科目	講師
10:00~12:00	【講義・実習】FPGA と VHDL の基礎	東京都立産業技術研究センター 岡部 忠 情報技術グループ 主任研究員 FPGAを用いた研究開発に従事
12:00~13:00	休憩	
13:00~14:30	【講義・実習】組合せ回路の作成	
14:30~16:00	【講義・実習】順序回路の作成	
16:00~17:00	【実習】LED点灯回路の作成	