論文

伝導性エミッションの対策部品選定手順の開発

大橋 弘幸*1)

Implementing a program for selecting EMI suppression components against conducted noise Hiroyuki Ohashi^{*1)}

This study proposes how to effectively select EMC-suppression components against conducted noise.

The following three items were performed by the authors to focus on conductive noise derived from the primary side of a switching power supply. The first is to study techniques for measuring power line noise. The second is to create computer models of a suppression components selection program. The third is to verify the noise reduction effects of selected parts on conducted noise.

Comparing measured values with simulated values, we found frequency band widths that have good relations with each type of EMC-suppression component. The next step is to obtain a measurement method and a simulation method for higher frequencies.

キーワード: EMC, ノイズ対策, スイッチング電源, 伝導性エミッション **Keywords**: EMC, Noise reduction technology, Switching power supplies, Conducted emissions

1. はじめに

EMC 試験の中で, EMI 測定の一つとして製品の電源端子 から漏れる伝導性エミッションの測定を行い,規制値未満 であることを確認する必要がある。図1に伝導性エミッシ ョンの測定方法を示す。この測定方法は基準金属面上に EUT(供試装置)を配置し,LISN(疑似電源回路網)と呼 ばれる一種のローパスフィルタを介して EUT に AC 電源を 供給する。EUT から発生した伝導性エミッションは LISN で フィルタリングされ,スペクトラムアナライザなどの測定 器に導かれる⁽¹⁾。

伝導性エミッションの大きさが規定値を超えた場合にノ イズ対策部品等を追加してノイズを減らす工夫が必要にな るが、その際に対策を難しくさせる幾つかの問題がある。 一例として、電気製品の伝導性エミッションの主な発生源 となっているスイッチング電源は大抵の場合、電源メーカ ーから購入したものを使用している。そのため詳細のわか らないブラックボックスであり、効果な対策方法の判断を 難しくさせている。また、ノイズ対策部品の周波数特性は 定量的なデータとして提供されていないため、対策後にど れほどノイズが低減しているのか、部品の効果を見積もる ことができない。さらに伝導性エミッションにはディファ レンシャルモード(以下、DM)ノイズとコモンモード(以 下, CM)ノイズの二種類が存在し、ノイズ対策部品はそれ ぞれのノイズモードにのみ対応しているが、現行の妨害波

事業名 平成 23 年度 基盤研究 *¹⁾電子・機械グループ 測定の国際規格である CISPR 規格に基づいた測定ではノイ ズモードを区別して測定することはできないため,測定結 果は部品の選定にあまり活用できない。

上述したような問題のためにEMCの対策手順は未だ確立 されていない。また回路設計段階でのEMC対策技術は多く の報告があるが,試作段階あるいは製品化後に施す後追い 対策手法に関する技術報告は少なく,電波暗室でのEMC試 験現場での後追い対策の繰り返し回数低減や効率化が課題 となっている。

本研究はノイズ対策部品の選定方法を提案するものであ る。数多くの部品の中から効果的なノイズ対策部品を効率 良く選定するための手順について検討し,ノイズ対策部品 による伝導性エミッション抑制効果を定量的に見積もるた めのシステム開発を目指した。



2. 実験方法

2. 1 ノイズ源の解析方法の検討 図 2 に △型 LISN

-78 -

(KNW-403D:協立電子製)を示す。ノイズ対策部品による 伝導性エミッション抑制効果を定量的に見積もるためには DM ノイズと CM ノイズの各ノイズモードの内部インピー ダンス Z₀を求める必要がある。△型 LISN を用いることで 2 つノイズモードの伝導性エミッションの分離測定を行うこ とができる⁽¹⁾。図 3 に同装置の回路図を示す。△型 LISN は 内部に 2 種類の回路 (Sym 回路:DM ノイズ検出用, Asym 回路:CM ノイズ検出用)があり、測定するノイズモードに 合わせて回路を切り替えて使用する。

図4(a),(b)に内部インピーダンスを持ったノイズ源の測 定系を示す。伝導性エミッションの測定結果からの内部イ ンピーダンスを求めるために異なる2つの測定系でEUTを 測定する必要がある。図4(a)はノイズ源を測定する際の通 常の構成である。図4(b)では測定系に既知のインピーダン ス Z_i を挿入することにより測定器の入力インピーダンス Z_m に発生する電圧が $V_a > V_b$ となる。このときノイズ源の内 部インピーダンス Z_0 を

として求めることができる。



図 2. ⊿型 LISN の外観



2. 2 計算モデルの検討 伝導性エミッションのノイズ 対策として代表的な CM チョークコイル, DM チョークコイ ル, X コンデンサ及び Y コンデンサの 4 種の対策手法に ついて計算モデルの検討を行った。回路モデルを図 5 (a), (b), (c), (d)に示す。ノイズ源の内部インピーダンスを Z₀, 未対策回路の測定器に発生するノイズ電圧を V_m とする。

インピーダンス Z_L なる DM チョークコイルでノイズ対策 を行う場合, 2 線のインピーダンスのバランスを保つために ノイズ源に対して直列に 2 つの部品を挿入する (図 5(a))。 測定器に発生するノイズ電圧 V_{LD} は

$$V_{LD} = V_m \frac{Z_0 + Z_m}{Z_0 + Z_m + 2Z_L}$$
 (2)

として求める。またインピーダンス Z_Lなる CM チョークコ イルのノイズ対策は電源ラインに高インピーダンスを付与 することで電源ライン-大地間のノイズを抑制するため図 5 (b)のような回路となり,測定器に発生するノイズ電圧 V_{IC} は

$$V_{LC} = V_m \frac{Z_0 + Z_m}{Z_0 + Z_m + Z_L}$$
 (3)

として求める。次にインピーダンス Z_c なるコンデンサを用 いて X コンデンサとしてノイズ対策を行う場合、ノイズ源 に対して並列に1つの部品を挿入するため(図5(c))、測定 器に発生するノイズ電圧 V_{CX} は

$$V_{CX} = V_m \frac{Z_0 Z_C + Z_m Z_C}{Z_0 Z_m + Z_0 Z_C + Z_m Z_C}$$
 (4)

として求める。また Y コンデンサとしてノイズ対策を行う 場合,ノイズ源に対して並列に 2 つの部品を挿入するため (図 5(d)),測定器に発生するノイズ電圧 V_{CY}は

$$V_{CY} = V_m \frac{Z_0 Z_C + Z_m Z_C}{2Z_0 Z_m + 2Z_0 Z_C + Z_m Z_C}$$
 (5)

として求める。



2.3 計算プログラムの作製 Excel VBA を用いて伝導 性エミッションの測定結果からノイズ源の内部インピーダ ンスを算出し,対策部品取り付け後のノイズレベルの値を 計算するためのプログラムを作製した。

図 6 に作製したプログラムの操作画面を示す。エクセル シート上に抵抗器挿入前後の伝導エミッションの測定デー タを入力。計算の際に入力した周波数ステップで測定結果 のデータ補間が行われ、ノイズ源の内部インピーダンスの 計算が行われる。次に予めインピーダンスアナライザ (4294A: Agilent Technologies 製)で取得した対策部品の周 波数特性データファイルを選択する。計算を実行すると対 策部品取り付け後のノイズレベルを算出する。また計算結 果のノイズレベルがノイズフロア以下だった場合、ノイズ フロアの値が計算結果として出力される。



図 6. 作製したプログラムの入力画面

2.4 計算値と実測値の比較 EUT としてスイッチング 電源(BJBPSA1-12:イータ電子工業製)の伝導性エミッシ ョン(0.15MHz~30MHz)を △型 LISN を介してスペクトラ ムアナライザ(ESU8: Rohde & Schwarz 製)を用いて測定 した。次に同測定系の △型 LISN とスペアナの間に抵抗器

(100Ω,図7参照)を挿入し、同様の条件で測定した。抵 抗器挿入前後の伝導性エミッションの測定結果をプログラ ムに入力し、ノイズ対策部品取り付け後のノイズレベルを 計算した。

次に実際に EUT に対策部品を取り付けて伝導性エミッションの測定を行い,実測結果とプログラムによる計算結果 を比較した。



図 7. 測定系に挿入した抵抗器

結果及び考察

図 8 に EUT の各ノイズモードの伝導性エミッションの測 定結果を示す。0.15MHz~0.3MHz までは CM ノイズのほう が 10dB 程度大きく,1MHz~3MHz の範囲では DM ノイズが 2dB 程度大きい。ノイズモードの分離測定により帯域ごとに 支配的なノイズモードの判別が可能となるため、 △型 LISN の導入は対策部品を選定する際に有用であるといえる。



図 9 に各ノイズ源の内部インピーダンスの計算結果を示 す。内部インピーダンスは DM ノイズが数十[Ω]~数百[Ω], CM ノイズが数百[Ω]~数千[Ω]となっており,測定した EUT は CM ノイズのほうが内部インピーダンスは大きい事 がわかった。これは仮に同一のチョークコイルで各ノイズ に対策した場合に CM ノイズのほうが対策効果は小さいこ とを示す。チョークコイルはノイズ源に対して高インピー ダンスを持つことにより AC 電源側にノイズ電圧が加わる のを防ぐ役割があるが、ノイズ源が持つ内部インピーダン スに大して十分大きいインピーダンスでなければならな い。またノイズ源の内部インピーダンスが比較的高い場合 にはコンデンサによる対策が有効である。コンデンサによ る対策はノイズ源に対して AC 電源側のインピーダンスを 小さくすることで、内部インピーダンスに加わるノイズ電 圧を大きくし、AC 電源側に加わるノイズ電圧を小さくする 役割があるためである。



図 9. 各ノイズ源の内部インピーダンスの計算結果

図10(a),(b),(c)にDM チョークコイルによるノイズ対策 後の実測結果と計算値結果の比較を示す。対策部品 A (SN3-200),対策部品B(SN10-300),対策部品C(SN8D-500) ではそれぞれ0.15MHz~1MHzまでのノイズ抑制効果が異な るが,計算結果と実測結果で相関がとれていた。また 1MHz~10MHzの範囲実測結果が測定系のノイズフロア以下 になっているが,プログラムの計算結果も同様の結果を示 しており,対策部品のノイズ抑制効果を計算によって見積 もることができた。

図11,図12,図13及び図14に各対策手法で部品を変えた場合の実測結果と計算値結果の差分をまとめたものを示す。DM チョークコイルでは0.15MHz~15MHzの範囲で測定結果と実測結果は相関を示した。CM チョークコイルでは2MHz~30MHzの範囲で相関を示したXコンデンサでは1.5MHz~30MHzの範囲で相関を示した。Yコンデンサは0.15MHz~30MHzの範囲で相関を示した。







図 11. 実測結果と計算結果の差分 (DM チョークコイル)



4. まとめ

ノイズ対策部品による伝導性エミッション抑制効果を定 量的に見積もるために、ノイズモードの分離測定を行い、 ノイズ源の内部インピーダンス導出のための解析手法を考 案した。また対策回路の計算モデルについて検討し、伝導 性エミッションの測定データとノイズ対策部品の特性デー タから対策後のノイズレベルを計算するプログラムを作製 した。プログラムによる計算結果と対策部品を実際に取り 付けた実測結果を比較したところ、ノイズ対策部品ごとに 特定の周波数帯で良好な相関が得られた。

計算結果と実測結果で相関の取れない帯域は伝導性エミ ッションの測定データには位相の情報が含まれておらず, ノイズ源の内部インピーダンスを算出する際にリアクタン ス成分を考慮することができないためである。解決のため にはノイズ源のリアクタンス成分のデータを得るための測 定及び解析手法の検討,あるいは算出した内部インピーダ ンス特性を等価回路化する手法の検討が必要である。また 精度向上のためには測定系を分布定数回路として扱った回 路モデルの検討が必要である。

(平成 24 年 5 月 18 日受付, 平成 24 年 8 月 1 日再受付)

献

文

 ⁽¹⁾ TDK 株式会社: "TDK EMC TECHNOOGY EMC 設計ガイドブック", pp.110-111(2010)